

DAFTAR ISI

HALAMAN

PENGESAHAN.....	ii
KATAPENGANTAR.....	iii
DAFTAR ISI.....	iv
DAFTAR GAMBAR.....	v
BAB I PENDAHULUAN	
I.1. Latar Belakang Masalah.....	1
I.2. Permasalahan.....	1
BAB II TINJAUAN PUSTAKA	
II.1. Ide Dasar Kompensasi Lag.....	2
II.2. Analisa Konverter dc ke dc yang dilengkapi dengan kompensasi lag..	3
BAB III TUJUAN DAN MANFAAT	
III.1. Tujuan Penelitian	7
III.2. Kontribusi dan Manfaat Penelitian.....	7
III.3. Batasan Masalah.....	7
BAB IV METODA PENELITIAN	
IV.1. Metodologi Penelitian.....	8
BAB V HASIL DAN PEMBAHASAN	
V.1. Perancangan dan Pengujian.....	9
BAB VI KESIMPULAN DAN SARAN	
VI.1. Kesimpulan.....	12
VI.2. Saran.....	12

DAFTAR PUSTAKA

LAMPIRAN

DAFTAR GAMBAR

HALAMAN

Gambar	1. Loop Kendali Tegangan Ditambah Dengan input E_h	2
Gambar	2. Loop Konverter Dilengkapi Dengan Umpan Balik Riak.....	3
Gambar	3. Loop Kendali Tegangan Yang Dilengkapi Dengan Phase Lag..	3
Gambar	4. Rangkaian Phase Lag Dari Tapis Lolos Pita/ Jalur.....	4
Gambar 5-1.	Hasil Pengamatan Laboratorium Spektrum Harmonisa Pada Sisi Tegangan Masukan Konvereter dc ke dc.....	11
Gambar 5-2.	Hasil Pengamatan Laboratorium Spektrum Harmonisa Pada Sisi Tegangan keluaran konverter dc ke dc Sebelum Ada Kompensasi.....	11
Gambar 5-3.	Hasil Pengamatan Laboratorium Spektrum Harmonisa Pada Sisi Tegangan keluaran konverter dc ke dc Setelah Dikompensasi.....	11

DAFTAR LAMPILAN

1. Skema Rangkaian Kontrol.....L-1
2. Skema Rangkaian Daya.....L-2