

## **BAB VI**

### **KESIMPULAN SARAN**

#### **VI. 1. Kesimpulan**

Dari hasil pengamatan yang telah dilakukan dilaboratorium kontrol dan elektronika daya di Fakultas Teknik Universitas Riau Program Studi D-3 Teknik Listrik diperoleh suatu kesimpulan sebagai berikut :

Dari hasil pengamatan pada keluaran konverter dc ke dc yang dilengkapi kompensasi phase lag seperti yang diusulkan dalam penelitian ini adalah valid. Valid dalam rangka menekan atau menghilangkan pengaruh harmonisa frekwensi rendah 100 Hz yang disebabkan oleh harmonisa sisi masukan konverter dc ke dc.

#### **VI. 2. Saran**

Pada kesempatan ini peneliti menyarankan agar penelitian lain nantinya dapat meneruskan peneliti tentang reduksi harmonisa frekwensi rendah pada jenis konverter lainnya. Apakah kompensasi phase lag akan valid untuk jenis konverter lain, misalnya konverter step up dan lain-lain.