



**ANALISIS PENGGUNAAN KOMPENSASI PHASE LAG UNTUK  
MENGURANGI HARMONISA FREKWENSI RENDAH  
PADA KONVERTER DC KE DC**

**OLEH :**

**SUWITNO, ST, MT**

**NIP. 132 230 676**

**PROYEK DANA RUTIN  
UNIVERSITAS RIAU  
TAHUN ANGGARAN 2000**

**LEMBAGA PENELITIAN UNIVERSITAS RIAU  
PEKANBARU  
2000**

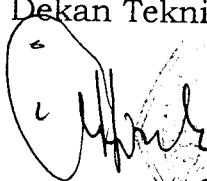
## HALAMAN PENGESAHAN

- 
1. a. Judul Penelitian : Analisis Penggunaan Kompensasi Ph. Lag Untuk Mengurangi Harmonisa Frekwensi Rendah Pada Konverter DC ke DC
- b. Bidang Ilmu : Teknik
- c. Katagori Penelitian : Penelitian untuk Pengembangan Iptek
- 
2. Ketua Peneliti
- a. Nama lengkap dan gelar : Suwitno, S.T, MT.
- b. Jenis Kelamin : Pria
- c. Pangkat/Golongan/NIP : Penata Muda/ III-a /132 230 676
- d. Jabatan Fungsional : Asisten Ahli Madya
- e. Jabatan Struktural : -
- f. Fakultas/ Jurusan : Teknik / Listrik
- g. Pusat Penelitian : Universitas Riau Pekanbaru
- 
3. Jumlah Peneliti : 3 (tiga) orang
4. Lokasi Penelitian : Laboratorium Teknik
5. Lama Penelitian : 5 bulan
6. Biaya yang diperlukan : Rp. 3.000.000,-
7. Sumber dana : Dana Rutin Bersaing  
Lembaga Penelitian Uversitas Riau
- 

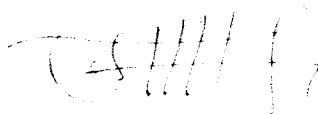
Pekanbaru, 2 Nopember 2000

Mengetahui :

Plt. Dekan Teknik UNRI

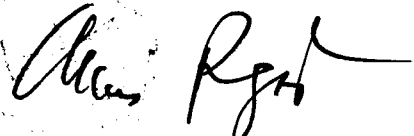
  
( Drs. Edward HS.MS )  
Nip. 131 657 027

Peneliti,

  
( Suwitno, S.T, MT )  
Nip. 132 230 676

Mengetahui :

Lembaga Pusat Penelitian Universitas Riau,

  
( Dr. Ir. Aslim Rasyad, MSc. )  
Nip. 130 936 951